

K561ТЛ1, КР561ТЛ1

Микросхемы представляют собой четыре триггера Шмитта с входной логикой 2И-НЕ. На выходе ИС (инвертирующий триггер Шмитта) можно получить прямоугольные импульсы при входном сигнале произвольной формы. Содержат 28 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г.



Условное графическое обозначение K561ТЛ1, КР561ТЛ1

Назначение выводов: 1, 2, 5, 6, 8, 9, 12, 13 — входы; 3, 4, 10, 11 — выходы; 7 — общий; 14 — напряжение питания.

Таблица истинности для одной ячейки K561ТЛ1

Вход 1	Вход 2	Выход
0	0	1
0	1	1
1	0	1
1	1	0

Электрические параметры

Напряжение питания	3...15 В
Выходное напряжение низкого уровня	<0,05 В
Выходное напряжение высокого уровня:	
при $U_n=5$ В	$\geq 4,95$ В
при $U_n=10$ В	$\geq 9,95$ В
Максимальное выходное напряжение низкого уровня:	
при $U_n=5$ В	$\leq 0,8$ В
при $U_n=10$ В	≤ 1 В
Минимальное выходное напряжение высокого уровня:	
при $U_n=5$ В	$\geq 4,2$ В
при $U_n=10$ В	≥ 9 В
Ток потребления в статическом режиме:	
при $U_n=5$ В	≤ 1 мА
при $U_n=10$ В	≤ 2 мА
Входной ток низкого уровня при $U_n=10$ В	$\leq -0,05 $ мА
Входной ток высокого уровня при $U_n=10$ В	$\leq 0,05$ мА
Выходной ток низкого уровня:	
при $U_n=5$ В	$\geq 0,51$ мА
при $U_n=10$ В	$\geq 1,3$ мА
Выходной ток высокого уровня	
при $U_n=5$ В; $U_{\text{вых}}=4,6$ В	$\geq -0,05 $ мА
при $U_n=5$ В; $U_{\text{вых}}=2,5$ В	$\geq -1,6 $ мА
при $U_n=10$ В	$\geq -1,3 $ мА
Время задержки распространения входного сигнала при включении (выключении):	
при $U_n=5$ В	≤ 600 нс
при $U_n=10$ В	≤ 300 нс

Предельно допустимые режимы эксплуатации

Напряжение питания	3...15 В
Напряжение на входах	$-0,2...(U_n+0,2)$ В
Температура окружающей среды	$-45...+85$ °С